SURFACE TREATMENT METHOD

Patent Number:

JP5006880

Publication date:

1993-01-14

Inventor(s):

NISHINO HIROTAKE; others: 02

Applicant(s):

TOSHIBA CORP

Requested Patent:

☐ JP5006880

Application Number: JP19910157058 19910627

Priority Number(s):

IPC Classification: H01L21/302; H01L21/28; H01L21/304

EC Classification:

Equivalents:

JP3086719B2

Abstract

PURPOSE: To provide a surface treatment method wherein halogens which are left on the surface of a semiconductor or a metal can be removed simply.

CONSTITUTION: In a surface treatment method wherein a spontaneous oxide film and a halogen contaminant layer on the surface of a substrate to be treated are removed, an Al alloy thin film 22 is formed on an Si substrate 20 via a thermal oxide film 21. The method is featured in the following manner: regarding the substrate, to be treated, wherein a CVD oxide film 23 having an opening in one part on it, a spontaneous oxide film 25 formed on the surface of the Al alloy thin film 22 is removed by using BCl3, gas; after that, 2H6, gas is brought into contact with the surface of the substrate to be treated without exposing the substrate to the air; a halogenide layer 26 which contains B and lis removed; and a W thin film 27 is formed selectively on the Al alloy thin film 22 without exposing the substrate to be treated to the air.

Data supplied from the esp@cenet database - 12

THIS PAGE BLANK (USPTO)

•

(19)日本图特許广(JP) (12) 公開特許公報(A)

(11)特許出願公開番号

特開平5-6880

(43)公開日 平成5年(1993)1月14日

(51)Int.Cl.s		識別記号	ļ.	庁内整理番号	F I		技術表示箇所
H01L 2	1/302		Ν	7353-4M		•	
2	1/28		Α	7738-4M			•
2	1/302		F	7353-4M			
2	1/304	3 4 1	M	8831-4M			
•							

審査請求 未請求 請求項の数3(全14頁)

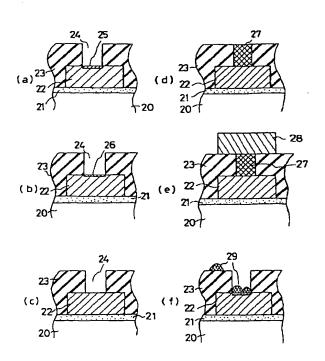
(21)出願番号	特願平3-157058	(71)出願人 000003078
(22)出願日	平成3年(1991)6月27日	株式会社東芝 神奈川県川崎市幸区堀川町72番地
		(72)発明者 西野 弘剛
	•	神奈川県川崎市幸区小向東芝町1番地 株
		式会社東芝総合研究所内
		(72)発明者 早坂 伸夫
		神奈川県川崎市幸区小向東芝町1番地 株
		式会社東芝総合研究所内
		(72)発明者 岡野 晴雄
		神奈川県川崎市幸区小向東芝町1番地 株
		式会社東芝総合研究所内
		(74)代理人 弁理士 鈴江 武彦

(54)【発明の名称】 表面処理方法

(57)【要約】

に除去することのできる表面処理方法を提供すること。 【構成】 被処理基体の表面の自然酸化膜及びハロゲン 汚染物層を除去するための表面処理方法において、Si 基板20上に熱酸化膜21を介してA1合金薄膜22を 形成し、その上に一部開口を有するCVD酸化膜23を 形成した被処理基体に対し、Al合金薄膜22の表面に 形成された自然酸化膜25をBC1,ガスを用いて除去 したのち、被処理基体を大気に晒すことなく、基体表面 にB、H。ガスを接触させてBやClを含むハロゲン化 物層26を除去し、次いで被処理基体を大気に晒すこと なく、A 1 合金薄膜22上にW薄膜27を選択的に形成 することを特徴とする。

【目的】 半導体や金属表面に残留したハロゲンを簡易



【特許請求の範囲】

【請求項1】少なくともハロゲン元素を含むガスを用いた処理工程を経た被処理基体の表面に、COガス、NOガス、及び分子内に水素元素、CO、NOの少なくとも一つを含む化合物ガスの少なくとも一つを含むガスを接触させることを特徴とする表面処理方法。

1.

【請求項2】被処理基体の表面に形成された自然酸化膜を少なくともハロゲン元素を含むガスを用いて除去する工程と、次いで前記被処理基体を大気に晒すことなく、該基体表面にCOガス、NOガス、及び分子内に水素元 10素、CO、NOの少なくとも一つを含む化合物ガスの少なくとも一つを含むガスを接触させる工程と、次いで前記被処理基体を大気に晒すことなく、該基体の表面に所定の薄膜を形成する工程とを含むことを特徴とする表而処理方法。

【請求項3】少なくともハロゲン元素を含むガスを用いた処理工程を経た被処理基体の表面に、電子線を照射することを特徴とする表面処理方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、半導体素子の製造技術 に係わり、特にハロゲン元素を含むガスを用いた処理工 程を経ることにより表面に残留したハロゲンを除去する ための表面処理方法に関する。

[0002]

【従来の技術】半導体素子の製造においては、Si等の半導体やAl等の金属の表面に自然酸化膜が形成されることが問題となる。例えば、自然酸化膜が形成された半導体上に膜を推積すると、得られる膜は自然酸化膜を除去して形成した膜に比べて膜質が劣り、また膜と下地との接触抵抗が大きくなる。半導体と絶縁物の間で選択的に薄膜を推積させる選択CVDなどの選択プロセスにおいても、絶縁物である自然酸化膜が半導体表面に形成されていると、CVDの選択性が低下する。

【0003】そこで最近、自然酸化膜を除去する方法が種々検討されている。自然酸化膜は一旦除去しても大気に晒すと再形成されるため、真空中或いは不活性ガス雰囲気中で、ドライエッチングにより自然酸化膜を除去する試みが成されている。その多くは、ハロゲン元素を含む活性種を用いるものである。例えば、Siの自然酸化膜であれば、CF。等のフッ素元素を含むガスのプラズマエッチングやダウンフローエッチング、HFガスやHFを含む固体や液体(NH。F、HSO。F等;ガスの凝縮により生成)を用いたエッチングが提案されている。しかしながら、このようなハロゲン元素を含む活性種を用いて自然酸化膜を除去すると、自然酸化膜除去後の表面が活性であるため、表面にハロゲンが残留してしまう。即ち、半導体表面に半導体のハロゲン化物層が形成され、このハロゲン化物層もまた自然酸化膜

セスの選択性の低下などを引き起こす。

【0004】さらにハロゲンは、ハロゲンガスを用いた処理を内部で行う反応容器の壁面やハロゲンガスを扱うバルブ等の真空部品、配管等の金属表面にも残留するが、このハロゲンは、水分と反応して酸を生成し、金属表面を溶かしてリークの原因となる。

[0005]

【発明が解決しようとする課題】このように従来、ハロゲンガスを用いて処理すると、半導体や金属表面にハロゲンが残留するが、このハロゲンは水分と反応して酸を生成し、金属配線を断線させたり、その上に形成する膜の膜質を劣化させたり、接触抵抗を増大させるなどの問題を生じる。また、処理装置内部に残留したハロゲンにより、反応容器や真空部品、配管等が腐食され、リークが生じる問題もあった。

【0006】本発明は、上記事情を考慮してなされたもので、その目的とするところは、半導体や金属表面に残留したハロゲンを簡易に除去することのできる表面処理方法を提供することにある。

20 [0007]

【課題を解決するための手段】本発明の骨子は、被処理 体表面に残存するハロゲンを、ガスの供給や電子線の照 射により除去することにある。

【0008】即ち本発明(請求項1)は、少なくともハロゲン元素を含むガスを用いた処理工程を経た被処理体の表面に、COガス、NOガス、及び分子内に水素元素、CO、NOの少なくとも一つを含む化合物ガスの少なくとも一つを含むガスを接触させ、被処理基体表面に残留したハロゲンを除去することを特徴とする。

【0009】また、本発明(請求項2)は、被処理基体の表面に形成された自然酸化膜を少なくともハロゲン元素を含むガスを用いて除去したのち、大気に晒すことなく被処理基体表面にCOガス、NOガス、及び分子内に水素元素、CO、NOの少なくとも一つを含む化合物ガスの少なくとも一つを含むガスを接触させ、次いで被処理基体を大気に晒すことなく該基体の表面に所定の薄膜を形成することを特徴とする。

【0010】また、本発明(請求項3)は、少なくとも ハロゲン元素を含むガスを用いた処理工程を経た被処理 体表面に、電子線を照射して被処理基体表面に残留した ハロゲンを除去することを特徴とする。

【0011】また、本発明の望ましい実施態様としては、以下に述べる (1)~(10)があげられる。

- (1) ハロゲン元素を含むガスを用いた処理工程は、被処理基体の表面に形成された金属或いは半導体の自然酸化膜を除去する処理、又は被処理基体の表面に形成された金属、半導体、有機物、絶縁膜のエッチング処理である
- 物層が形成され、このハロゲン化物層もまた自然酸化膜 (2) 被処理基体の表面は、半導体素子形成5月いられる 同様、推積膜の膜質の劣化や電気抵抗の増大、選択プロ 50 半導体や金属の表面、又はハロゲン元素を含むガスに晒

される真空部品、反応容器、ガス配管のいずれかの表面 である。

「【0012】(3) 水素元素を含む化合物分子は、B. H. ..., B, H.,., B, C, H.,., C, H.,., C, $H_{1x}, C_x, H_{2x}, NH_3$, NHR_1, R_2 (R_1, R_2 $=C_{x}H_{v}$), N, H, Si, H_{2x.2}, P'H, H₂ S. Ge, H.,,, AsH, HCN, CsH, HIO いずれかである。

- (4) COを含む化合物分子は、C, O, カルボニル化 合物、カルボン酸のいずれかである。
- (5) NOを含む化合物分子は、N, O, である。
- 【0013】(6) 被処理基体の表面に電気的に中性なガ スを接触させる際に、被処理基体表面に、加熱、電子線 照射、光照射のいずれかを施す。
- (7) (6) において、加熱処理を施す際には、被処理基体 を電気的に中性なガスが熱解離する温度以上に加熱す る。
- (8) (6) において、電子線或いは光を照射する際には、 電気的に中性なガスの解離エネルギーよりも大きなエネ ルギーを持った電子線或いは光を用いる。
- (9) (6) において、光は電気的に中性なガスが吸収せ ず、かつ金属或いは半導体の仕事関数以上のエネルギー を持った光である。
- (10)薄膜の形成工程は、WF。ガスを用いたWの選択C VDである。

[0014]

【作用】本発明によれば、前述したガスを用いることに より半導体や金属表面に残留したハロゲンを還元処理し て除去することができる。その結果、金属配線の腐食を 選択CVD、高選択エッチングの選択性を上げたり、接 触抵抗の低い膜形成などが可能となる。また、ハロゲン ガスを用いる真空部品や配管などの腐食を抑制すること も可能となる。

[0015]

【実施例】以下、本発明の実施例を図面を参照して説明 する。

(第1の実施例)

【0016】図1は、本発明の第1の実施例方法に使用 容器11内には、試料(被処理基体)10が載置される 試料台13と、これに対向配置した電極14が収納され ている。試料台13の内部には試料10を加熱するため のヒータ15が埋め込まれており、このヒータ15によ り試料10は例えば500℃まで加熱される。電極14 には、13.56MHzの高周波が印加され、この高周波 印加により反応容器11内にプラズマが発生される。ま た、16はガス導入口、17はガス排気口であり、反応 容器 1 1 内は 10 Torr台まで真空排気されるものとな っている。

【0017】次に、図1の装置を用いて多層配線を形成 する工程を、図2(a)~(f)を参照して説明する。 まず、図2(a)に示すように、Si基板20上に厚さ 10 n m の熱酸化膜21、厚さ800 n m の第1層 A 1 合金薄膜22を形成し、A 1 合金薄膜22をパターニン グした後、厚さ800nmのCVD酸化膜23を推積 し、反応性イオンエッチングによりヴィアホール24を 形成する。この試料10を、図1に示した表面処理装置 の試料台13上に載置し、容器11内を真空排気した。 10 とのとき、ヴィアホール24の第1層A1合金薄膜22 の表面には自然酸化膜25が形成されていた。

【0018】次いで、ガス導入□16からBC1。ガス 50 sccmを導入し、反応容器 11 内を 0.1 Torrに保つ と共に電極14に13.56MHzの高周波を印加し、 BC1、ガスのプラズマを発生させた。約1分間の処理 により、自然酸化膜(AI,O,)25は、AI,CI 。や(BC10)」として除去された。しかし、その結 果、図2(b)に示すようにヴィアホール24の第1層 A1合金薄膜22の表面にBやC1を含むハロゲン化物 20 層26が形成された。

【0019】次いで、ガス導入口16よりB、H。ガス 50 sccmを導入し、試料10を 100℃に加熱して10分 間保持した。B、H。は試料表面で分解し、図2(c) に示すようにハロゲン化物層26のClはHClやBC 1,として除去された。

【0020】次いで、ガス導入□16からWF。ガス1 Osccm、SiH、ガス30sccmを導入し、試料10を2 00℃に保持した。この処理により、W薄膜27がヴィ アホール24の第1層A1合金薄膜22の表面のみに選 抑制したり、熱酸化膜や結晶の膜質を向上させたり、高 30 択的に、かつ均一性良く推積した。約5分間の処理によ り、図2(d)に示すように、ヴィアホール24はW薄 膜27で完全に埋め込まれた。

> 【0021】次いで、図2(e)に示すように、AI合 金薄膜28を推積し、パターニングして2層目の配線を 形成した。このようにして形成された多層配線の配線抵 抗は十分低かった。

【0022】とれに対し、BやClを含むハロゲン化物 層26を除去せずにW薄膜を形成すると、図2(f)に 示すように、不均一なW薄膜29が形成され、またA1 した表面処理装置の概略構成を示す断面図である。反応 40 合金薄膜22上だけでなく、CVD酸化膜23上にもW 薄膜29が推積した。配線抵抗も、B、H。処理を行っ たものに比べて約1桁高かった。

> 【0023】とのように本実施例方法によれば、自然酸 化膜15を除去したのちに残留するハロゲン化物層26 をB、H。ガスの導入により除去することによって、選 択性の高い選択CVDを行うことができ、ヴィアホール 24をW薄膜27で完全に埋込み、配線抵抗の低い多層 配線を形成することができる。

(第2の実施例)

【0024】との実施例は、コンタクトホールへの♥の

20

埋め込みに関するものであり、第1の実施例とおよそ同 じである。即ち、第1層A1合金配線ではなく、Siの 不純物拡散層にWを推積させるが、Si表面の自然酸化 膜除去には、F、プラズマやF、ガスダウンフローエッ チング等、F元素を含むガスが用いられる。その結果S i表面にはFが残留するが、このFは、例えばSi基板 を約300℃に保ちながらSiH、ガスに晒すことで除 去できる。これは、SiH、がSi表面で分解し、生じ たHやSiがFをHFやSiF、として除去するためで ある。

【0025】この場合も、先に説明した第1の実施例と 同様に、コンタクトホールに高い選択性で均一な₩薄膜 を推積することができ、コンタクト抵抗の低いコンタク トを形成することができる。

【0026】なお、上記実施例におけるSiH、ガス処 理を、例えば基板温度を室温に保ちながら、AェFレー ザ (193nm) のようにSiの仕事関数(約4.8e V)よりも高いエネルギーを持ち、かつSiH、ガスに よる吸収が少ない光を照射する処理に変えてもよい。こ の場合、コンタクトホールのSiから光電子が放出さ れ、この電子がSiH、ガスを分解、生じたSiやHで Si表面のFが除去される。この方法を用いると、Si 表面のFが酸化膜上のFよりも速かに除去され、W堆積 の際の選択性もより向上する。

(第3の実施例)

【0027】図3は、第3~第5の実施例方法で用いる 表面処理装置の概略構成を示す断面図である。この装置 は、自然酸化膜やハロゲンを除去するための処理室31 と、酸化、不純物拡散、単結晶成長等のプロセスを行う ためのプロセス室32から構成されており、試料30は 30 に熱酸化を行って形成された熱酸化膜は80%しか8k ゲートバルブ33を介して表面が大気に晒されるととな く、処理室31とプロセス室32の間を搬送される。処 理室31内で試料30は、ヒータ34が埋め込まれた試 料台35上に載置され、試料台35の上で約500℃ま で加熱される。

【0028】36は電子線源であり、試料30の全面に 電子線を照射することができる。また、ガス導入口37 aから導入されたガスはガス排気口37bから排気され る。プロセス室32は、ガス導入口38a, ガス排気口 38b, 試料を1000°Cまで加熱できるヒータ39を 備えており、酸素,不純物ガス,推積ガスなどをガス導 入口38aから導入することにより、酸化、不純物拡 散、単結晶成長などのプロセスを行うことができる。次 に、図3の装置を用いて、シリコンの熱酸化膜を形成す る工程について、図4(a)~(e)を用いて説明す

【0029】まず、硫酸/過酸化水素水混合液や塩酸/ 過酸化水素水混合液を用いて表面の金属汚染や有機物を 除去したシリコン基板を、図3に示す装置の試料台35

とき、図4(a)に示すように、シリコン基板40の表 面には自然酸化膜41が形成されていた。

【0030】次いで、ガス導入口37aからHFガスを 導入し、処理室31内を100Torrに保った。この処理 により、自然酸化膜(SiO,)41はSiF。やHF として除去された。処理後のSi表面は、図4(b)に 示すようにHやFで覆われていた。即ち、ハロゲンの残 存層42が形成されていた。

【0031】次いで、処理室31内を10-*Torr台まで 10 真空排気したのち、試料30を約300℃に保ったま ま、500eVの電子線を約20分間照射した。その結 果、図4 (c) に示すようにFで汚染された層42が除 去され、部分的に日で覆われた表面が得られた。とれ は、電子線照射によりSi表面のFがF,やSiF,、 HFとして除去され、Hの一部もH, やSiH, として 脱離したためである。

【0032】次いで、ガス導入口37aからArガスを 導入し、処理室31の内部を大気圧に戻した後、内部が Arガスで置換されたプロセス室32に、試料30をゲ ートバルブ33を介して搬送する。このとき、試料30 の表而が大気に晒されることはない。

【0033】次いで、試料30を約900℃に加熱した まま、ガス導入口38aから酸素ガスを導入し、図4 (d) に示すように約5 n mの熱酸化膜43を形成し た。このようにして形成した熱酸化膜43の絶縁耐圧を 測定したところ、95%が8kV/cm以上の絶縁破壊 耐圧を示した。このように本実施例により、高い絶縁破 壊耐圧を有する高品質の熱酸化膜を形成できた。

【0034】これに対して、上述のF除去処理を施さず V/cm以上の耐圧を示さなかった。これは、図4 (e)に示すように、熱酸化膜43とSi基板40の間 にF汚染層44が形成されているためである。

(第4の実施例) 本発明の第4の実施例として、シリコ ン基板上にシリコン単結晶を成長する方法について説明 する。

【0035】まず、第3の実施例と同様に、硫酸/過酸 化水素水混合液や塩酸/過酸化水素水混合液を用いてシ リコン基板表面の金属汚染や有機物を除去し、さらに処 40 理室31内でHFガスにより自然酸化膜を除去する。次 いで、ガス導入口37aからH、ガスを導入し、処理室 内部を10-7Torrに保持したまま、試料30を約 400℃ に加熱すると共に、試料表面に100eVの電子線を1 5分間照射した。この処理により、HFガスを用いた処 理によりSi表面に残留したFが、HFやF、、SiF 、となり除去された。

【0036】次にこの試料を、真空排気されたプロセス 室32に表面を大気に晒すことなく撤送した後、ガス導 入口38aからSiH、CI、ガスを導入すると共に試 の上に載置し、処理室31の内部を真空排気する。この 50 料を約1000°Cに加熱し、Siをエピタキシャル成長

させた。このようにして形成した単結晶Siは、膜厚が 均一であり、欠陥も殆ど見られなかった。これに対し て、Fを除去せずにエピタキシャル成長させたものは、 不均一にSiが成長し、また非常に欠陥が多かった。こ のように本実施例によれば、高品質の単結晶Siを成長 させることができた。

(第5の実施例) 本発明の第5の実施例として、不純物 拡散工程について説明する。

【0037】まず、シリコン基板表面の金属汚染や有機 物汚染等をウエット洗浄により除去した後、この試料3 10 0を図3に示した処理室31の試料台35上に載置し、 処理室内部を真空排気する。

【0038】次いで、固体のNH、Fを加熱し、生じた ガスをガス導入口37 aから導入すると、試料表面で再 びNH、Fが形成される。このNH、Fは自然酸化膜S iO, と反応し、(NH、), SiF。とH, Oを形成 する。H、Oはすぐにガスとして排気されるが、(NH ,), S i F。も試料を100度℃以上に加熱すること でNH、、HF、SiF、に分解し、除去される。この ような処理により自然酸化膜を除去したSi表面はFと Hで覆われている。

【0039】次いで、シュウ酸の結晶((COO H),)を120℃に加熱して昇華させ、生じた気体を ガス導入口37aから処理室31内に導入し、試料30 を300°Cに保ったまま10分間保持した。この処理に よりSi表面のFは除去された。これは、シュウ酸が試 料表面で分解してCO、CO、、HCOOH等が生じ、 これらのうちCOやHCOOHがFと反応、COF、C OF』、HFなどが生成してFが除去されたものと考え られる。

【0040】次いで、試料30を大気に晒すことなくプ ロセス室32に搬送した後、試料30を約500℃に保 ったままガス導入口38aからAsH」を導入し、As をSi内部に拡散させた。その結果、均一な拡散層が形 成できた。これに対してFを除去せずにAsを拡散させ た試料では、不均一にAsが拡散しており、また拡散し たAsも少なかった。これはSi表面に残留したFが拡 散を阻害したためである。このように本実施例によれ は、効率の良い、均一な不純物拡散を行うことができ

(第6の実施例) 本発明の第6の実施例として、A1合 金薄膜の異方性ドライエッチング加工とレジスト除去に ついて述べる。

【0041】図5は、本実施例で用いる表面処理装置の 概略構成を示す断面図である。試料50は 反応容器5 1内に収納された試料台52上に載置される。また、図 示していないが、試料台52には回転機能が備えられて おり、試料50はその中心を軸として水平方向に回転さ れる。反応容器51には、ガス導入口53aから放電管 54を介してガスが導入され、ガス導出口53cから排 50 FやClと反応し、これらをHF、HClとして除去す

気される、また、反応容器51内に、ガス導入口53b

【0042】放電管54には、導波管55に接続された キャビティ57が設置され、キャビティ57にはマイク 口波電源56で発生した245GHzのマイクロ波が伝 えられる。そして、放電管54の内部にマイクロ波放電 を発生させるものとなっている。

から直接ガスを導入することもできる。

【0043】反応容器51の内部には、試料台52に対 向して電極58が設けられており、この電極58に1 3.56MHzの高周波を印加することにより高周波放 電が生起される。また、反応容器51の上壁部には石英 窓59が設置されており、この窓59を通して試料50 に光を照射することが可能となっている。次に、AI合 金薄膜の異方性ドライエッチング加工とレジスト除去に ついて、図6の工程断面図を用いて説明する。

【0044】まず、図6(a)に示すように、Si基板 60上に熱酸化により100nmの酸化膜61を形成 し、スパッタにより500nmのAI-Si-Cu合金 薄膜62を推積する。さらに、レジスト63を塗布した 20 後、フォトリソグラフィーによりレジスト63をパター ニングする。

【0045】次いで、この試料50を図5に示した装置 の試料台52上に載置し、反応容器51内を真空排気し たのち、ガス導入口53aからBC1,ガス30sccmを 導入し、反応容器51の内部を0.03Torrに保つ。さ らに、電極58に13.56MHzの高周波を印加し、 BCI」ガスのプラズマを発生させてAI合金薄膜62 表面の自然酸化膜を除去する。

【0046】次いで、BCI, に代えてCI, ガス50 30 sccmを導入し、反応容器51の内部を0.01Torrに保 って電極58に高周波を印加し、C1、プラズマを発生 させる。10分間処理することにより、図6(b)に示 すようにA1合金薄膜62は垂直にエッチングされた。 このとき、A 1 合金薄膜62の側壁には、C 1を含む汚 染層64が形成された。

【0047】次いで、CF、ガス50sccm、O、ガス5 00 sccmをガス導入口53 aから導入し、反応容器51 の内部を0.2 Torrに保ったまま、放電管54の内部で ガスを放電させた。約15分間の処理により、図6

(c) に示すようにレジスト63は除去された。この処 理により、AI合金薄膜62の上面にはFを含む層65 が形成され、側壁にはCIとFを含む層66が形成され

【0048】次いで、NH, ガス100sccmをガス導入 □53aから導入し、反応容器51の内部を1Torrに保 ったまま、石英窓59を介してArFレーザ光(波長) 93 nm)を試料50に照射し、同時に試料50を回転 させた。NH、はArFレーザ光により分解し、Hラジ カルを生成する。このHラジカルは汚染層65,66の るため、図6(d)に示すように汚染層65、66を除去することができた。

【0049】このようにしてFやClの除去処理を行ったものは、大気に晒しても全く腐食を生じなかった。これに対し、上記の処理を行わなかったものは、95%が腐食を起こし、Al合金薄膜が断線した。このように本実施例によれば、Al合金薄膜表面のハロゲンを除去し、腐食を抑制することができた。

【0050】なお、本実施例では、ハロゲンを用いた処理とハロゲンを除去する処理を同一容器で行っているが、別の容器で行ってもよい。但し、試料を搬送する際、雰囲気をコントロールせずに表面をそのまま大気に晒すと腐食が生じるため、搬送を窒素ガスなどの不活性なガス中や真空中で行うか、本実施例のように同一容器内で表面を大気に晒さずに連続して処理を行う方が望ましい。

【0051】また、上記実施例ではCF、、O、混合ガスを放電させ、生じた活性種を用いてレジストを除去しているが、他のハロゲンを含むガスを用いて除去することもできる。例えば、ガス導入口53aからNF、ガス50sccmを導入し、放電管54で放電させると共に、ガス導入口53bからH、Oガス100sccmを導入すると約5分間の処理でレジストは除去された。このときもA1合金薄膜62表面にFが残留したが、上記実施例で述べた方法により完全に除去され、処理後に試料を大気に晒しても全く腐食は生じなかった。

(第7の実施例)本発明の第7の実施例として、コンタクトホールへのWの埋込みについて、図7の工程断面図を参照して説明する。

【0052】まず、図7(a)に示すようにシリコン基 30板70の上に層間絶縁膜71を形成した後、反応性イオンエッチングによりコンタクトホール72を開孔し、コンタクトホール72に露出した基板表面に不純物拡散層73を形成する。

【0053】次いで、図7(b)に示すように、スパッタにより100nmのTi膜74を形成する。続いて、図7(c)に示すように、700℃で20分アニールしてコンタクトホール底部のTiをシリサイド化してTiSi,膜75を形成し、さらに試料を硫酸/過酸化水素水に浸して、未反応のTiを除去する。このとき、TiSi,膜75の表面には、自然酸化膜76が形成されていた。

【0054】次に、この試料10を図1に示した反応容器11内の試料台13上に載置し、容器内部を真空排気する。次いで、ガス導入口16からHeで希釈したF、を導入し、反応容器11の内部を0.1Torrに保ったまま、電極14に高周波を印加してF、/Heガスのブラズマを発生させた。約2分間、この状態で保持することにより、TiSi、表面の自然酸化膜76は除去できたが、図7(d)に示すように、供われにTiF やSi

F, といったFを含む層78で覆われた。

【0055】次いで、F、/Heガスをガス排気□17から排気した後、COガスをガス導入□16から導入し、反応容器11内部を0.6Torkに保ったまま、試料10を350℃に加熱し、10分間保持した。この処理により、図7(e)に示すように、TiSi、膜表面のFを含む層78は除去された。これは、FをCOがCOFやCOF、として引き抜いたためと考えられる。

【0056】次いで、COの代わりにWF。/SiH、混合ガスをガス導入□16から反応容器内部に導入し、試料10を250℃に加熱して5分間保持した。その結果、図7(f)に示すように、コンタクトホール72はW膜79で埋め込まれた。この時、WはTiSi膜75の表而からのみ成長し、絶縁膜71の上には全く成長しなかった。また、コンタクト抵抗は十分低かった。これに対して、COを用いた処理を行わなかったものは、Wが異常成長したり、絶縁膜71の上にも成長したり、コンタクト抵抗が高いなどの問題を生じた。

ているが、他のハロゲンを含むガスを用いて除去すると 【0057】このように本実施例によれば、F、/Heともできる。例えば、ガス導入口53aからNF、ガス 20 ガスプラズマを用いた自然酸化膜除去処理によりTiS50sссmを導入し、放電管54で放電させると共に、ガ i、表面に形成されたFを、COガスの導入により除去ス導入口53bからH、Oガス100sсcmを導入すると することができ、Wの選択CVDの選択性向上やコンタ クト抵抗の低減をはかることができた。

(第8の実施例) 本発明による第8の実施例として、多層配線の形成について、図2を参照しながら説明する。本実施例は、第1の実施例と概略は同じである。

【0058】まず、図2(a)に示すように、Si基板20の上に100nmの熱酸化膜21、800nmの第1層Al合金膜22を形成し、Al合金膜をパターニングした後、CVD酸化膜23を推積し、CHF,/H、混合ガスを用いた反応性イオンエッチングによりヴィアホール24を開孔する。

【0059】との試料10を図1に示した反応容器11の試料台13に載置し、容器I1内を真空排気する。このとき、第1層AI合金膜22の表面にはFを含む層が形成されていたが、ガス導入□I6よりCOガスを導入し、試料10を300℃に加熱しながら10分間保持することにより、このFはCOFやCOF」として除去され、図2(a)に示すように、自然酸化膜(A1

10.) 25のみがAl合金膜の表面に形成していた。 【0060】次いで、ガス導入口16からBCl,ガス 50sccmを導入し、反応容器11内を0.3Torrに保ち ながら、電極14に高周波を印加し、BCl,ガスのプ ラズマを発生させた。約2分間処理することにより、自 然酸化膜(Al, 0,) 25は、Al, Cl。や、(B ClO),として除去された。しかし代わりに、図2 (b)に示すように、表面にはClを含む層26が形成 された。

により、TiSi, 表面の自然酸化膜76は除去できた 【0061】次いで、ガス導入□16よりCOガスを導が、図7(d)に示すように、代わりにTiF、やSi 50 入し、試料10を300℃に加熱しながら10分間保持

した。この処理により、図2(c)に示すように、層2 6のC1は、COC1やCOC1、として除去された。 【0062】次いで、ガス導入□16からWF。/Si H、混合ガスを導入し、試料10を200℃に加熱し た。この処理によってW膜が、A1合金膜22の上のみ に選択的に推積し、CVD酸化膜23上には全く推積し なかった。約5分間の処理により、図2(d)に示すよ うに、ヴィアホール24にW膜27が完全に埋め込まれ た。さらに、図2(e)に示すように、A1合金膜を形 成、パターニングして、第2層目のA1配線28を形成 10 した。

【0063】このようにして形成された多層配線の配線抵抗は十分低かった。これに対し、Clを除去せずにWを形成すると、図2(f)に示すように、不均一なW膜29が成長し、またCVD酸化膜23の上にもW膜29が成長した。また、W/Al界面に残留しているClにより、Al合金に腐食が生じた。

【0064】このように、本実施例によれば、選択性の 高いWの選択CVDが行え、ヴィアホール24を完全に 埋め込んで、配線抵抗が低く、腐食が生じない、信頼性 20 の高い多層配線を形成することができた。

(第9の実施例)

【0065】本発明の第9の実施例として、図6を参照しながら、AI合金薄膜のドライエッチング加工とレジスト除去について述べる。この実施例は、第6の実施例とおおよそは同じである。

【0066】まず、図6(a)に示すように、Si基板60上に熱酸化により100nmの酸化膜61を形成し、その上にスパッタにより厚さ800nmのAI-Si-Cu合金膜62を推積する。さらに、この上にレジスト63を塗布し、フォトリソグラフィーによりレジスト63をパターニングする。

【0067】次いで、この試料を図5に示した反応容器51内に収納し、真空排気した後、ガス導入口53aからBC1、ガス10scm、C1、ガス30sccmを導入し、反応容器51の内部を0.06Torrに保ったまま、電極58に13.56MHzの高周波を印加してBC1、/C1、混合ガスのブラズマを発生させる。10分間の処理により、図6(b)に示すように、A1合金膜62は垂直にエッチングされた。このとき、A1合金膜62の側壁には、C1を含む汚染層64が形成された。【0068】次いで、CF、ガス30sccm、O、ガス3

10068月次いで、CF. カス30sccm, O. カス30occmをガス導入口53aから導入し、反応容器51の内部を0.3Torrに保ったまま、放電管54内でCF. /O. 混合ガスを放電させた。約20分間の処理により、図6(c)に示すようにレジスト63は除去された。このような処理を経たAI合金膜62の上面にはFを含む居65が、側壁にはCIとFを含む居66が形成されていた。

【0069】次いで、CF、/O、混合ガスの代わり

に、COガスをガス導入口53aから導入し、試料50を約300℃に保ったまま10分間保持した。この処理によって、図6(d)に示すように、Al台金膜62表面のFやClは、COF、やCOCl、として除去された

1.2

【0070】とのようにA1合金表面のFやC1を除去した試料は、大気に晒しても全く腐食を生じなかった。とれに対して、除去処理を行わなかったものは、約90%の配線に腐食が発生し、断線した。このように本実施例によれば、A1合金表面のハロゲンを除去することができ、腐食を抑制して配線の信頼性を向上させることができた。

(第10の実施例)

【0071】本実施例は、ハロゲンの除去を真空部品の表面に適用したものである。即ち、図1に示したような反応容器11内で、ハロゲンを含むガスを用いたエッチングやCVDなどを行うと、反応容器11の壁面にはハロゲンが残留し、容器11内に残留した水分などと反応して酸となり、容器壁面を腐食する。

【0072】本発明を適用し、ハロゲンガスを用いた処理を行った後、COガスを流しながら、容器壁面を約1 50℃に加熱することでハロゲンは除去され、腐食は全く生じなくなった。

(第11の実施例) 本実施例は、第7の実施例の変形例で、第7の実施例と異なる点はTiSi,表而の自然酸化膜の除去方法にある。

【0073】即ち、TiSi,膜75の表面の自然酸化膜76を、図1に示した装置の代わりに図5に示した装置を用いて除去する。具体的には、ガス導入口53aか30 SSF。ガス30sccm、H,Oガス60sccmを導入し、反応容器51の内部を5TorkC保ったまま、キャビティ57に2、45GHzのマイクロ波(300W)を印加し、SF。/H,O混合ガスを放電させて10分間保持する。これによって、TiSi,膜75の表面に、HF、H,SO、HSO、Fなどを含む液体を形成して自然酸化膜76を除去する。

【0074】 このような処理により自然酸化膜76を除去すると、TiSi, 膜75の表面にはTiF, やSiF, に加えて、S、SO、SO、F、、SF、などの40 イオウやイオウ化合物78が残留する。第7の実施例と同様に、COガスを流しながら試料を350℃に加熱し、10分間保持したところ、TiF, やSiF, のようなフッ化物に加えて、イオウやイオウ化合物も除去された。これは、COがSを引き抜き、OCSガスとして除去されたためと考えられる。

【0075】このような処理を施したTiSi、膜75上にも、均一性の良い良好なW膜79が形成され、第7の実施例と同様に、選択CVDの選択性の向上、コンタクト抵抗の低減が行えた。

50 (第12の実施例) 本実施例は、第6の実施例の変形例

で、レジスト除去後の残留ハロゲンを除去する手段として、NH,の代わりにCOを用いたことにある。

【0076】即ち、図6(b)に示す状態から、レジスト63をCF、/O、或いはNF、/H、Oガスを用いて除去した後、NH、ガスを流しながらArFレーザ光を当てるかわりに、反応容器51内にガス導入□53aからCOガスを導入し、試料50を350℃に加熱、しの分間保持した。このような処理によっても、Al合金薄膜62に残留したFは完全に除去され、試料50を大気に晒しても、全く腐食は生じなかった。

【0078】また、実施例では、COガスを用いてハロ ゲンを除去しているが、NO、N、O、NO、等のN。 O、ガスを用いると、例えばFはNOF、等として除去 される。さらに、(COOH)、以外の、HCOOHや CH、COOHなどのカルボン酸、HCHOやCH、C HOなどのアルデヒド、カルボニル化合物、C、O、な どを用いても分解によってCOが生じるためハロゲンを 除去できる。さらに本発明では、分子内に水素元素、C O、NOの少なくとも一つを含む化合物分子を含有する ガスを用いればよく、また上記したガスの混合ガスを用 いてもよい。さらにまた、ハロゲンを除去する表面とし ては、半導体素子を形成する金属や半導体に限定される ものではなく、第10の実施例で述べた、ハロゲンガス を用いた処理を内部で行う反応容器の壁面など、ハロゲ ンガスに晒される反応容器,真空部品,ガス配管の表面 40 のように、腐食が問題となる金属表面に用いてもよい。 その他、本発明の要旨を逸脱しない範囲で、種々変形し て適用できる。次に、本発明の別の実施例について説明 する。

【0079】これ以降の実施例は、自然酸化膜が形成された半導体(或いは金属)を有する試料を反応容器に収納し、容器内で半導体表面をハロゲン化水素を含む気体、液体、固体のいずれかと接触させたのち、半導体の電位を接地電位、半導体に対向して設置された電極の電位、又は容界壁の電位に対して負に保ちながら、ハロゲ

ン化水素を含む気体、液体、固体を半導体から除去する

ことを特徴とする。 (第13の実施例)

【0080】図8は第13の実施例に係わる表面処理装置の概略構成を示す断面図である。この装置は、試料80が浸される、ハロゲン化水素を含む液体82を保持する容器81と、試料80の半導体素子が形成される面の反対側に設置される電極85と、試料80に対向して設置される対向電極86からなる。ここで、電極85は対向電極86に対して電位が負になるようにバイアスが印加される。また、電極85や電極86は、図8のように液体82の中に設置されていてもよいし、容器81の外に設置されていてもよい。また、図示していないが、試料80と電極85、対向電極86の位置関係及びバイアスの向きを保ったまま、試料80を液体82から引き上げる手段が備えられている。

14

(第14の実施例)

【0081】図9は第14の実施例に係わる表面処理装置の概略構成を示す断面図である。この装置は、図1に示す装置と類似しており、真空容器91、試料台93、ヒータ95、ガス導入口96a、96b、ガス導出口97及び対向電極98から構成されている。試料台93には、対向電極98に対して電位が負になるようバイアスが印加される。

【0082】この装置は、ガス導入口96a、96bから、ハロゲン化水素を含むガスを導入することで試料表面の自然酸化膜を除去することができ、またCVDガスを導入することにより、WやSiなどの金属や半導体を試料表面に形成することができる。このようにこの装置30は、試料表面の自然酸化膜を除去する装置として、或いはCVD装置として、さらに試料表面の自然酸化膜を除去した後、表面を大気に晒すこと無くその上に膜を形成するCVD装置として用いることができる。

(第15の実施例)

【0083】次に、図8に示した表面処理装置を用いて、コンタクトホールへのWの埋め込みを行う実施例について説明する。なお、本実施例では、図9に示した装置を、WのCVD装置として用いる。図10は、その工程の断面図である。

【0084】まず、図10(a)に示すように、シリコン基板100上に厚さ 1μ mの絶縁膜101を形成した後、CF、とH、の混合ガスを用いた反応性イオンエッチングにより、直径を 1μ mのコンタクトホール102を開孔し、さらに、Asのイオンインプランテーションにより拡散層103を形成する。続いて、H、SO、とH、O、の混合液を用いて、拡散層103の表面の有機物汚染を除去した。この処理により、拡散層103の表面には自然酸化膜104が形成された。

電位を接地電位、半導体に対向して設置された電極の電 (0085)との試料を、図8に示す容器81の中の1位、又は容器壁の電位に対して負に保ちながら、ハロゲ 50 %のHF水溶液82の中に浸し、約2分間保持した。次

いで、電極85に-0.5V、対向電極86に+0.5 Vのバイアスを印加した。この試料と電極、対向電極の 位置関係とバイアスの状態を保持したまま、試料80を HF 水溶液から大気へと引き上げ、試料表面に若干付着 していたHF水溶液を乾燥した窒素ガスを吹き付けて除 去した後、電極85、対向電極86のバイアスを切り、 電極85から試料80を離した。この処理を行った後、 拡散層103の表面を分析したところ、水素とシリコン 以外には、物理吸着した酸素が僅かに検出されただけあ った。この表面から、フッ素は検出されなかった。

【0086】 このように、拡散層 103の表面は、図1 O(b)に示すように、自然酸化膜やフッ素のない、殆 ど水素のみで覆われた表面105となった。これは、試 料をHF水溶液から引き上げる時、試料表面の電位を負 に保っていたため、試料表面にF⁻、イオンやOH⁻ イ オンは近付くことができず、液中で唯一、正電荷を持っ たイオンであるH・イオンがシリコン表面に接近し、吸 着したためである。

【0087】次に、試料を図9に示す真空容器91内の 試料台93上に載置し、容器91の内部を真空排気した 後、試料90を300℃まで昇温し、ガス導入□96a からWF。ガス30 sccm、SiH、ガス50 sccmを導入 して1分間保持した。その結果、図10(c)に示すよ うに、コンタクトホール102はW膜106で完全に埋 め込まれた。W膜106の推積形状は非常に良好であ り、また絶縁膜101の上には全く♥膜106は推積し ていなかった。また、コンタクト抵抗も、コンタクトホ ール102をスパッタによりAl合金で埋め込んだ場合 と同等であった。とれに対して、バイアスを印加せず に、試料をHF水溶液82から引き出し、Wを推積させ 30 たものは、5分間WF。, SiH。ガスを流しても、図 10(d) に示すように、コンタクトホール102を完 全に埋め込むことはできなかった。さらに、推積した♥ 膜106は異常な形状をしており、また長時間ガスを流 したため、絶縁膜101の上にもW膜107が推積し た。また、コンタクト抵抗も図10(c)に示したもの よりも約1桁高かった。

【0088】とのようにWを推積させる前の表面を、図 8. 図9の表面処理装置を用いて水素のみで覆われたも のにすることにより、W膜を良好に推積させ、接触抵抗 40 ることができた。 の低い、W/Si界面を形成することができた。Si表 面を覆っている水素はWの推積を殆ど阻害しないが、と れは水素の電気陰性度が比較的小さく、WF。ガスのS i表面での解離を阻害しないか、WF。ガスのFが水素 をHFとして除去したためと考えられる。

(第16の実施例)図11は、表面処理装置の段略構成 を示す断面図である。

【0089】との装置は、前記図5に示した装置と類似 しており、真空容器111、試料台112、ガス導入口 16

極118及びヒータ119等から構成されている。 【0090】ヒータ119は試料台112の内部に埋め 込まれており、試料110を200℃まで加熱すること ができる。また、試料台112は、対向して設置された 対向電極118に対して電位が負になるようバイアスが 印加される。ガス導入口113aから導入されたガス は、放電管114の中で放電する。放電により生じた活 性種のうち、寿命の長いものだけが容器111内に輸送

10 され、試料110の表面に供給されるものとなってい

115、マイクロ波電源116、キャビティ117、電

(第17の実施例)

【0091】次に、図11に示した表面処理装置を用い た表面処理方法について説明する。本実施例は、シリコ ン表面の自然酸化膜を図8に示した装置の代わりに図1 1に示した装置を用いて除去すること以外は、第15の 実施例と同じである。即ちまず、図10(a)に示した 試料を試料台112上に載置し、真空容器111の内部 を真空排気する。次いで、試料110を室温に保ったま ま、NF, ガス5 sccmとNH, ガス30 sccmの混合ガス をガス導入口113aから放電管114に導入し、2. 45GH2のマイクロ波を印加して放電させて5分保持 した。この処理により、拡散層103表面の自然酸化膜 104は、(NH、)、SiF。とNH、Fを含む膜に 変化した。NH、Fの生成は、NF、の放電により生じ たFラジカルがNH,からHを引き抜いてHFを形成 し、HFとNH、が結合したものとして説明できる。他 方、(NH、)、SiF。は、NH、FとSiO、が反 応してできた生成物である。

【0092】次いで、試料台112に-0.5V、対向 電極118に+0.5 Vのバイアスを印加し、前記混合 ガスを流しながらこの試料110を150℃まで加熱 し、30秒間保持して膜を昇華、除去したあと室温に戻 し、さらに前記混合ガスの導入を止めて真空容器111 の内部を真空排気した。このような処理によって、第1 5の実施例と同様に拡散層103の表面を、図10 (b) に示すような水素のみで覆われたものにすること ができ、さらにこの表面に♥を推積させることで、良好 なWの推積、及び接触抵抗の低いW/Si界面を形成す

【0093】なお本実施例では、NH、Fの形成にNH , とNF, の混合ガスの放電を用いたが、NH, かNF ,のどちらか一方を放電させ、真空容器内で混合させた り、NH、F粉末を加熱し、生じたガスを真空容器41 内に導入したり、NH、ガスとHFガスを真空容器41 内に導入してもよい。

(第18の実施例)

【0094】この実施例は、第17の実施例での、コン タクトホール底部のSiをビヤホール底部のAl合金 113a, ガス導出口113c, 放電管114, 導波管 50 に、NH、FをNH、C1に置き換えたものである。こ

の場合も、AI合金表面の自然酸化膜をNH。CIを用 いて除去した後、バイアスをかけながらNH、CIを除 去することにより、水素で覆われたAl台金表面が形成 "され、A l 合金上にWを良好に推積させ、ビヤ抵抗の低 いW/A!界面を形成することができる。また、このよ うにして形成したW/A!界面には塩素が残留していな いので、水がW膜を通ってW/AI界面に到達しても腐 食は生じない。

(第19の実施例) 第19の実施例としてSiのエピタ キシャル成長について説明する。装置としては、図9に 10 示したものを用いる。

【0095】まず、H、SO、/H、O、混合液やHC 1/H, O, 混合液を用いて、Si基板表面の有機物汚 染や重金属汚染を除去する。次に、この試料を図9に示 した装置の試料台93の上に載置し、真空容器91の内 部を真空排気した後、ガス導入□96 bからHFガス2 O Torr、H, Oガス2 O Torrを導入し、5 分間保持し た。次に、前記ガスを流しながら、試料台93に-0. 5V、対向電極98に+0.5Vのバイアスを印加し、 30秒間保持した後、前記ガスの供給を止め、真空容器 20 91内部を10 *Torr以上の超高真空まで真空排気し、 次いで前記バイアスを止めた。この処理により、シリコ ン基板表面の自然酸化膜は除去され、水素のみで覆われ た表面となった。

【0096】次に、この試料を1000℃まで加熱し た。との昇温過程でシリコン表面の水素は除去された。 次にガス導入口96aから、SiH, Cl2ガス50sc cm、H、ガス100sccmを導入して10分間保持した。 との処理により厚さ約lμmのシリコンがエピタキシャ ル成長した。このようにして形成されたエピタキシャル 30 シリコンは、全く欠陥を含んでおらず、またシリコン基 板との間の界面から、フッ素や酸素などの不純物は検出 されなかった。

【0097】これに対して、図9に示す装置を用いて成 長させても、自然酸化膜を除去する際、バイアスをかけ ずにHF、H、Oガスを導入したものは、多くの欠陥を 含んだシリコンしか成長しなかった。エピシリコンとシ リコン基板との界面からはフッ素が検出され、とのフッ 素が欠陥を誘起させたものと考えられる。このように本 実施例方法を用いることで、良質のエピタキシャルシリ コン膜を成長させることができた。

(第20の実施例) 第20の実施例として、Siの熱酸 化装置について説明する。図12はその概略図である。 【0098】本装置は、前処理室510と熱酸化室52 0から構成されており、両者は、ゲートバルブ530で 仕切られている。前処理室510は、ガス導入口511 とガス排気口512と、Siウエハ513を載置する試 料台514を備えており、例えば、ガス導入口511か らHFを含むガスを導入してSiウエハ513表面の自 然酸化膜を除去し、前記HFを含むガスをガス排気口5 50 も試料に対向して電極を設け、この電極に対して試料の

- 12から排気することができる。さらに、試料台514 には正電極515、負電極516が備えられており、S iウエハ513の素子形成表面517の電位を対向して 設置された正電極515よりも低くすることができるも

1.8

のとなっている。

【0099】また、図示してはいないが、この装置には Siウエハを前処理室510と熱酸化室520の間で搬 送することができる。熱酸化室520には、ガス導入口 521とガス排気口522に加えて、Siウエハを10 00℃まで加熱できるヒータ523を備えており、ガス 導入口521から酸素を含むガスを導入して熱酸化を行 うことができるものとなっている。

(第21の実施例) 第21の実施例として、図12の装 置を用いたSiの熱酸化方法について説明する。

(010.0)まず、Siウエハ表面の有機物汚染や重金 属汚染などをH、SO、/H、O,やHCI/H、O。 液などを用いたウエット処理により除去する。この処理 により、ウエハ表面には自然酸化膜が形成された。次 に、このウェハを図12に示した前処理室510内の試 料台514上に載置し、内部を窒素で置換した後、ガス 導入口5 1 1 から窒素で希釈したHFガスとCH, OH ガスを導入し、約5分保持した。

【0 1 0 1】続いて、正電極5 1 5 に+0. 5 V、負電 極516に-0.57のバイアスをかけ、試料の素子形 成表面の電位を正電極515よりも負に保ちながら、前 記室素で希釈したHFガスとCH、OHガスを排気し、 前処理室510内部を再び窒素で置換した。これらの処 理によりSiウエハ表面の自然酸化膜は除去され、水素 で覆われた。

【0102】次に、Siウエハを、ゲートバルブ530 を介して、予め内部が窒素で置換された熱酸化室520 に搬送した。熱酸化室520内部でSiウエハを900 ℃まで加熱すると共にガス導入口521から窒素希釈の 酸素ガスを導入し、約60分保持した後、再びSiウエ ハを前処理室510に搬送し、取り出した。これらの処 理により厚さ約3nmの熱酸化膜がSiウエハ表面に形 成された。このようにして形成した熱酸化膜の絶縁破壊 耐圧を測定したところ、約95%が8MV/cm以上の耐 圧を示した。

【0103】とれに対して自然酸化膜除去処理の際、バ イアスを掛けずにHF/N、、CH、OHガスを排気し たものは、絶縁耐圧の値が非常にばらついており、約2 0%が8MV/cm以下であった。これは自然酸化膜除 去の際に表面にフッ素が残留し、このフッ素が酸化膜の 膜質を低下させたり、厚さを不均一にしたためと考えら れる。このように本実施例方法を用いることにより、絶 縁耐圧の高い、良質のSi熱酸化膜を形成することがで きた。

【0104】なお、第13~第21の実施例ではいずれ

電位を負に保ったが、接地電位や容器器壁に対して負になるよう保持してもよい。また、自然酸化膜を除去する材料としては、SiやAl合金に限らず、他の半導体や金属、金属シリサイド等でもよい。また、自然酸化膜を除去する方法としては、HF水溶液、NH、F、NH、Cl、HF/H、O、HF/N、+CH、OH以外の、ハロゲン化水素を含む気体、液体、固体を用いてもよい。また、自然酸化膜除去後の処理としては、酸化、推積、結晶成長に限らず、エッチングや不純物拡散などを行ってもよい。さらに、自然酸化膜を除去した表面は水 10素で覆われるが、この水素は実施例で述べたように、WF。などの中性ガスと反応させたり、加熱によって除去できるが、光照射や電子照射、イオン照射などにより除去してもよい。

[0105]

【発明の効果】以上詳述したように、本発明を用いることで半導体や企属表面のハロゲンを除去することができ、選択CVDの選択性の向上、接触抵抗の低いコンタクトホールやヴィアホールの埋め込み、熱酸化膜や結晶の膜質向上、不純物拡散の均一性向上などが行え、半導 20体素子の電気的特性が向上する。また、AI合金などの配線の腐食を抑制することができるため、半導体素子製造の少留まりが向上する。さらに、反応容器や真空部品、配管の腐食も抑制できるため、これらの寿命を延ばし、また腐食により生じるリークなどをなくすことができる。

【図面の簡単な説明】

【図1】本発明の第1の実施例方法に使用した表面処理 装置の概略構成を示す断面図、

【図2】第1の実施例方法を説明するための工程断面 図

【図3】第3~第5の実施例方法で用いる表面処理装置の概略構成を示す断面図、

【図4】第3の実施例方法を説明するための工程断面 *

*図、

【図5】第6の実施例方法に使用した表面処理装置の 昭構成を示す断面図、

20

【図6】第6の実施例方法を説明するための工程断面図、

【図7】第7の実施例方法を説明するための工程断面 図

【図8】第13の実施例に係わる表面処理装置の概略構成を示す断面図、

10 【図9】第14の実施例に係わる表面処理装置の概略構成を示す断面図。

【図10】第15の実施例方法を説明するための工程断面図、

【図11】第16の実施例に係わる表而処理装置の概略 構成を示す断面図、

【図12】第20の実施例に係わるSiの熱酸化装置の 概略構成を示す断面図、

【符号の説明】

10.30.50…試料(被処理基体)、

0 11,51…反応容器、

13,35,52…試料台、

15, 34, 39…ヒータ、

16, 37a, 38a, 53a, 53b…ガス導入口、

17, 37b, 38b, 53c…ガス排気口、

20, 40, 60, 70…Si 基板、

25,41,76…自然酸化膜、

26,42…ハロゲン化物層、

31…処理室、

32…プロセス室、

30 33…ゲートバルブ、

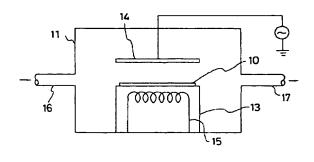
36…電子線源、

44, 64, 65, 66, 78…ClやFの汚染層、

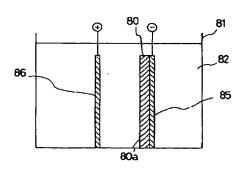
54…放電管、

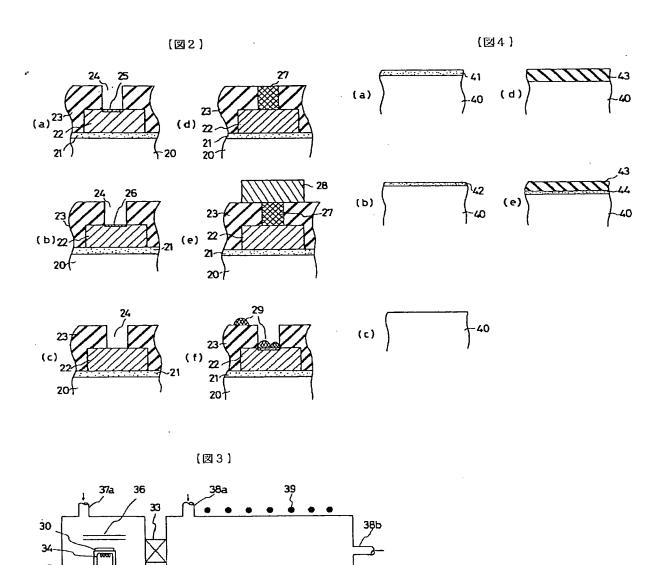
55…導波管。

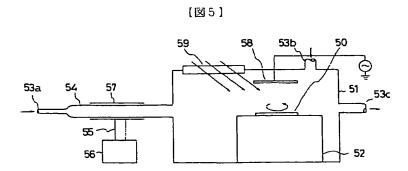
[図1]

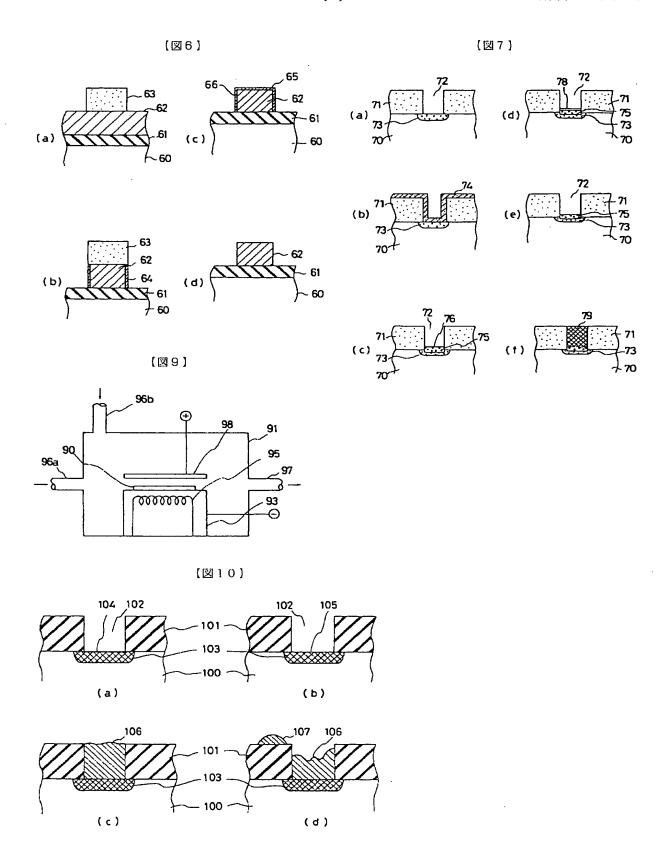


[図8]

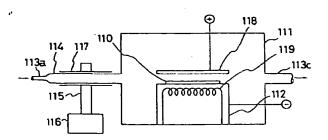








(図11)



[図12]

